# Document made available under **Patent Cooperation Treaty (PCT)**

International application number: PCT/JP05/000384

International filing date:

14 January 2005 (14.01.2005)

Document type:

Certified copy of priority document

Document details:

Country/Office: JP

Number:

2004-008019

Filing date:

15 January 2004 (15.01.2004)

Date of receipt at the International Bureau: 24 March 2005 (24.03.2005)

Remark:

Priority document submitted or transmitted to the International Bureau in

compliance with Rule 17.1(a) or (b)



25.02.2005

## 日本 国 特 許 庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2004年 1月15日

出 願 番 号 Application Number:

特願2004-008019

[ST. 10/C]:

[JP2004-008019]

出 願 人 Applicant(s):

東京エレクトロン株式会社

2005年 2月15日

特許庁長官 Commissioner, Japan Patent Office ) · []



東京エレ

【書類名】 特許願 【整理番号】 JP032323 特許庁長官 殿 【あて先】 C23C 16/44 【国際特許分類】 H01L 21/285 【発明者】 東京都港区赤坂五丁目3番6号 TBS放送センター 《【住所又は居所】 クトロン株式会社内 【氏名】

長谷川 敏夫

【特許出願人】

【識別番号】 000219967

【氏名又は名称】 東京エレクトロン株式会社

【代理人】

【識別番号】 100099944

【弁理士】

高山 宏志 【氏名又は名称】 045-477-3234 【電話番号】

【手数料の表示】

062617 【予納台帳番号】 【納付金額】 21,000円

【提出物件の目録】

特許請求の範囲 1 【物件名】

【物件名】 明細書 1 【物件名】 図面 1 【物件名】 要約書 1 【包括委任状番号】 9606708

出証特2005-3010241

### 【書類名】特許請求の範囲

#### 【請求項1】

成膜温度に加熱された被処理基板に金属化合物ガスおよび窒素含有還元ガスを供給して CVDにより金属窒化膜を形成する第1ステップと、前記金属化合物ガスを停止して前記 窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す 成膜方法であって、

前記被処理基板の前記成膜温度は450℃未満であり、前記窒素含有還元ガスの分圧は30Pa以下であることを特徴とする成膜方法。

#### 【請求項2】

成膜温度に加熱された被処理基板にTi化合物ガスおよび窒素含有還元ガスを供給してCVDによりTiN膜を形成する第1ステップと、前記Ti化合物ガスを停止して前記窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す成膜方法であって、

前記被処理基板の前記成膜温度は450℃未満であり、前記窒素含有還元ガスの分圧は30Pa以下であることを特徴とする成膜方法。

#### 【請求項3】

前記Ti化合物ガスはTiCl4であり、前記窒素含有還元ガスは、NH3であることを特徴とする請求項2に記載の成膜方法。

#### 【請求項4】

前記1サイクルでの成膜厚さが0.63nm以下であることを特徴とする請求項1から請求項3のいずれか1項に記載の成膜方法。

#### 【請求項5】

前記窒素含有還元ガスの分圧は20Pa以下であることを特徴とする請求項1から請求項3のいずれか1項に記載の成膜方法。

#### 【請求項6】

前記1サイクルでの成膜厚さが2.50nm以下であることを特徴とする請求項5に記載の成膜方法。

#### 【請求項7】

前記第1ステップと第2ステップとを1サイクル以上繰り返す成膜は成膜初期の第1成 膜工程として実施することを特徴とする請求項1から請求項6のいずれか1項に記載の成 膜方法。

## 【請求項8】

前記第1成膜工程の後、連続的なCVDによる成膜を行う第2成膜工程を具備したことを特徴とする請求項7に記載の成膜方法。

#### 【請求項9】

前記第1成膜工程の後、連続して前記窒素含有還元ガスの分圧を30Pa以上にして前記第1ステップと前記第2ステップからなるサイクルを1サイクル以上行う第2成膜工程を具備したことを特徴とする請求項7に記載の成膜方法。

## 【請求項10】

前記第2成膜工程の成膜温度は450℃以上であることを特徴とする請求項8または請求項9に記載の成膜方法。

#### 【請求項11】

前記第1成膜工程において5~50nmの膜厚に前記金属窒化膜を形成した後、前記第2成膜工程において5~95nmの膜厚に前記金属窒化膜を形成することを特徴とする請求項8または請求項9に記載の成膜方法。

#### 【請求項12】

成膜温度に加熱された被処理基板に金属化合物ガスおよび窒素含有還元ガスを供給して CVDにより金属窒化膜を形成する第1ステップと、前記金属化合物ガスを停止して前記 窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す 成膜方法であって、 前記成膜温度が 450 C未満であり、前記窒素含有還元ガスの分圧を Pg(Pa)、1回の前記第 1 ステップにおいて形成される前記金属窒化膜の膜厚を  $T_{hk}$  (nm)とするとき、以下の(1)式で示される成膜指標  $D_i$  の値が 5 0以下となるように前記 Pg および前記  $T_{hk}$  を設定することを特徴とする成膜方法。

 $D_i = 3.5 \times Log_{10} (Pg) + Log_{10} (T_{hk}) \cdots (1)$ 

#### 【請求項13】

前記第1ステップで形成される前記金属窒化膜の膜厚は、当該金属窒化膜を構成する金 属窒化物分子の大きさのほぼ2倍であることを特徴とする請求項12に記載の成膜方法。

## 【請求項14】

成膜温度に加熱された被処理基板にTi化合物ガスおよび窒素含有還元ガスを供給してCVDによりTiN膜を形成する第1ステップと、前記Ti化合物ガスを停止して前記窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す成膜方法であって、

前記成膜温度が 450 C未満であり、前記窒素含有還元ガスの分圧を Pg(Pa)、1回の前記第 1 ステップにおいて形成される前記 Ti N膜の膜厚を Thk(nm)とするとき、以下の(1)式で示される成膜指標 Diの値が 5.0 以下となるように前記 Pg および前記 Thk を設定することを特徴とする成膜方法。

 $D_i = 3.5 \times Log_{10} (Pg) + Log_{10} (T_{hk}) \dots (1)$ 

#### 【請求項15】

前記Ti化合物ガスはTiCl4であり、前記窒素含有還元ガスは、NH3であることを特徴とする請求項14に記載の成膜方法。

#### 【請求項16】

前記第1ステップで形成される前記Ti N膜の膜厚は、当該Ti N膜を構成するTi N分子の大きさのほぼ2倍であることを特徴とする請求項14または請求項15に記載の成膜方法。

### 【書類名】明細書

【発明の名称】成膜方法

#### 【技術分野】

[0001]

本発明は、CVD成膜方法に関し、特に、半導体装置において例えばバリア層、キャパシタ上部電極、ゲート電極、コンタクト部等として用いられるTiN系薄膜の成膜工程等に適用して有効な技術に関する。

#### 【背景技術】

#### [0002]

半導体デバイスの製造においては、最近の高密度化および高集積化の要請に対応して、回路構成を多層配線構造にする傾向にあり、このため、下層の半導体デバイスと上層の配線層との接続部であるコンタクトホールや、上下の配線層同士の接続部であるビアホールなどの層間の電気的接続のための埋め込み技術が重要になっている。また、高集積化にともない、例えばDRAMメモリー部のキャパシタゲート材としてTa2O5、HfO2等の高誘電率材に対応した上部電極を高カバレージで成膜する技術が重要となっている。

#### [0003]

近時、上述したようなコンタクトホール、ビアホールの埋め込み金属のバリア層や、キャパシタの上部電極としてTiN膜が用いられつつある。

#### [0004]

このような、TiN膜は従来PVDにより成膜されていたが、最近のようにデバイスの 微細化および高集積化に伴って、より良質の膜を高カバレージで成膜可能なCVDが多用 されるようになってきた。

#### [0005]

CVDのTiN膜を成膜する際には、反応ガスとしてTiCl4と窒素含有還元ガスであるNH3またはMMH(モノメチルヒドラジン)とを用いて、 $500\sim600$ ℃の温度で成膜される。また、成膜の際の下地への影響を回避すべく、反応ガスおよび還元ガスを供給する工程と、還元ガスのみを供給する工程とを交互に繰り返し、450℃程度の低温成膜を可能にした技術が提案されている(特許文献1)。

#### [0006]

しかしながら、Ta2O5やHfO2等の高誘電率材は温度に敏感であり、その上にTiN膜を上部電極として成膜する場合、下地層の熱的ダメージを防止するためには 450 C未満というより低温での成膜が要求されるが、上述の特許文献 1 に開示された技術を用いてこのような低温で実用的な成膜を行おうとすると、金属窒化膜の成膜時に異常成長が起こって膜質が劣化し、比抵抗値が増大してしまう、という技術的課題があった。

また、コンタクト材料としてNiSi等を用いる場合、NiSiは耐熱性が低く、この NiSiを下地として金属窒化膜を成膜する場合も、450℃以下の低温成膜が望まれて いた。

【特許文献1】特開2003-77864号公報

#### 【発明の開示】

【発明が解決しようとする課題】

#### [0007]

本発明は係る事情に鑑みてなされたものであって、450℃未満の比較的低い成膜温度 で良質の金属窒化膜を成膜することが可能な成膜技術を提供することを目的とする。

## 【課題を解決するための手段】

#### [0008]

上記課題を解決するために、本発明の第1の観点は、成膜温度に加熱された被処理基板に金属化合物ガスおよび窒素含有還元ガスを供給してCVDにより金属窒化膜を形成する第1ステップと、前記金属化合物ガスを停止して前記窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す成膜方法であって、

前記被処理基板の前記成膜温度は450℃未満であり、前記窒素含有還元ガスの分圧は

30Pa以下である成膜方法を提供する。

#### [0009]

本発明の第2の観点は、成膜温度に加熱された被処理基板にTi化合物ガスおよび窒素含有還元ガスを供給してCVDによりTiN膜を形成する第1ステップと、前記Ti化合物ガスを停止して前記窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す成膜方法であって、

前記被処理基板の前記成膜温度は450℃未満であり、前記窒素含有還元ガスの分圧は30Pa以下である成膜方法を提供する。

#### [0010]

本発明の第3の観点は、成膜温度に加熱された被処理基板に金属化合物ガスおよび窒素含有還元ガスを供給してCVDにより金属窒化膜を形成する第1ステップと、前記金属化合物ガスを停止して前記窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す成膜方法であって、

前記成膜温度が450 ℃未満であり、前記窒素含有還元ガスの分圧をPg (Pa)、1回の前記第1ステップにおいて形成される前記金属窒化膜の膜厚を $T_{hk}$  (nm) とするとき、式 (1) で示される成膜指標Di の値が5.0以下となるように前記Pgおよび前記 $T_{hk}$  を設定する成膜方法を提供する。

$$D_i = 3.5 \times L_{0} g_{10} (P_g) + L_{0} g_{10} (T_{hk}) \dots (1)$$

#### [0011]

本発明の第4の観点は、成膜温度に加熱された被処理基板にTi化合物ガスおよび窒素含有還元ガスを供給してCVDによりTiN膜を形成する第1ステップと、前記Ti化合物ガスを停止して前記窒素含有還元ガスを供給する第2ステップとからなるサイクルを1サイクル以上繰り返す成膜方法であって、

前記成膜温度が 450 ℃未満であり、前記窒素含有還元ガスの分圧を Pg (Pa)、1回の前記第 1 ステップにおいて形成される前記 Ti N膜の膜厚を Thk (nm) とするとき、式 (1)で示される成膜指標 Di の値が 5.0 以下となるように前記 Pg および前記 Thk を設定する成膜方法を提供する。

$$D_i = 3.5 \times Log_{10} (Pg) + Log_{10} (T_{hk}) \dots (1)$$

#### [0012]

金属化合物ガスおよび窒素含有還元ガスを用いて金属窒化膜を成膜する場合、成膜速度 および比抵抗値は、窒素含有還元ガスの分圧が高いほど増大する。一方、金属化合物ガス および窒素含有還元ガスを間欠的に供給して金属窒化膜を成膜する場合、間欠的供給の反 復(サイクル)数の増大とともに金属窒化膜の比抵抗値は減少し、良質な金属窒化膜が得 られることが知られている。

#### [0013]

上記した本発明の第1および第2の観点によれば、窒素含有還元ガスの分圧を30pa以下とすることにより成膜速度を下げ、金属化合物ガスと窒素含有還元ガスとの反応時間を長くすることができ、金属化合物ガスを窒素含有還元ガスによって十分に還元することができる。このため、450 $\mathbb C$ 未満の低い成膜温度でも異常成長のない、比抵抗値の低い良質のTiN膜等の金属窒化膜を形成することができる。

#### [0014]

また、本発明の第3および第4の観点によれば、金属窒化膜の膜質に与える、窒素含有還元ガスの分圧、および間欠的供給のサイクル数の双方の影響を考慮して、双方の最適な組み合わせにて、必要以上にサイクル数を増大させることなく、450℃未満の低い成膜温度下での、窒素含有還元ガスの分圧の抑制によるTiN膜等の金属窒化膜の膜質の向上を実現することができる。

## [0015]

また、必要に応じて本発明の成膜方法からなる第1成膜工程と、第2成膜工程からなる 2段階の成膜を連続して行うことで、低温成膜による比抵抗値の低い良質のTiN膜等の 金属窒化膜の形成と、当該金属窒化膜の成膜のスループットの向上とを両立させることが 可能になる。

#### 【発明の効果】

#### [0016]

本発明によれば、450℃未満の比較的低い成膜温度で電極として用い得る良質の金属 窒化膜を成膜することが可能となる。

## 【発明を実施するための最良の形態】

### [0017]

以下、添付図面を参照して本発明の実施形態について具体的に説明する。

以下の説明においては、金属化合物ガスとして $TiCl_4$ ガスを用い、窒素含有還元ガスとして $NH_3$ ガスを用いて、熱CVDで窒化チタン(TiN)の薄膜を成膜する場合について説明する。

#### [0018]

図1は、本発明に係る成膜方法を実施する成膜装置の一例を示す概略構成図である。

成膜装置 40 は、気密に構成された略円筒状のチャンバー 51 を有しており、その中には被処理体であるウエハWを水平に支持するためのサセプタ 52 がその中央下部に設けられた円筒状の支持部材 53 により支持された状態で配置されている。このサセプタ 52 は A1 N等のセラミックスからなり、その外縁部にはウエハWをガイドするためのガイドリング 54 が設けられている。また、サセプタ 52 にはヒーター 55 が埋め込まれており、このヒーター 55 はヒーター電源 56 から給電されることにより被処理基板であるウエハWを所定の温度に加熱する。サセプタ 52 には、下部電極として機能する電極 58 がヒーター 55 の上に埋設されている。

## [0019]

チャンバー51の側面部には搬入出口92が開口され、この搬入出口92は、ゲートバルブGを介して外部の図示しない真空状態のウエハ搬送室から図示しないウエハ搬送装置によりサセプタ52との間におけるウエハWの搬入出が行われる構成となっている。

#### [0020]

サセプタ52のウエハWの載置領域には、図示しない前記ウエハ搬送装置との間におけるウエハWの受け渡しを行う際に、当該ウエハWを昇降させるための複数の昇降ピン89 が貫通して設けられ、これらの昇降ピン89は、駆動アーム90を介して昇降機構91に て昇降駆動される。

#### [0021]

チャンバー51の底部には、排気室86が設けられ、排気管87を介して排気装置88に接続されており、チャンバー51の内部を所望の真空度に均一に排気することが可能になっている。

#### [0022]

チャンバー51の天壁51aには、絶縁部材59を介してシャワーヘッド60が設けられている。このシャワーヘッド60は、上段ブロック体60a、中段ブロック体60b、下段プロック体60cで構成されている。

## [0023]

下段ブロック体 6 0 c にはガスを吐出する吐出孔 6 7 と 6 8 とが交互に形成されている。上段ブロック体 6 0 a の上面には、第1のガス導入口 6 1 と、第2のガス導入口 6 2 とが形成されている。上段ブロック体 6 0 a の中では、第1のガス導入口 6 1 から多数のガス通路 6 3 が分岐している。中段ブロック体 6 0 b にはガス通路 6 5 が形成されており、上記ガス通路 6 3 が水平に延びる連通路 6 3 a を介してこれらガス通路 6 5 に連通している。さらにこのガス通路 6 5 が下段ブロック体 6 0 c の吐出孔 6 7 に連通している。また、上段ブロック体 6 0 a の中では、第2のガス導入口 6 2 から多数のガス通路 6 4 が分岐している。中段ブロック体 6 0 b にはガス通路 6 6 が形成されており、上記ガス通路 6 4 がこれらガス通路 6 6 に連通している。さらにこのガス通路 6 6 が中段ブロック体 6 0 b 内に水平に延びる連通路 6 6 a に接続されており、この連通路 6 6 a が下段ブロック体 6 0 c の多数の吐出孔 6 8 に連通している。そして、上記第1および第2のガス導入口 6 1

, 62は、それぞれ後述するガス供給機構110に接続されている。

#### [0024]

#### [0025]

シャワーヘッド 60 の第1 のガス導入口 61 には $TiCl_4$  ガス供給源112 から延びる $TiCl_4$  ガス供給ライン117 が接続されており、この $TiCl_4$  ガス供給ライン117 には $Cl_5$  ガス供給ライン117 には $Cl_5$  ガス供給源1117 から延びる $Cl_5$  ガス供給ライン116 および第117 の117 の117 が接続されている。また、第117 2 のガス導入口 117 2 には117 2 のガス供給ライン117 3 が接続されている。また、第117 3 が接続されており、この117 3 ガス供給ライン117 3 には、第117 2 の117 2 の117 3 が接続されている。源117 3 から延びる第117 2 0 が接続されている。

#### [0026]

したがって、プロセス時には、 $TiCl_4$  ガス供給源112からの $TiCl_4$  ガスが第 $10N_2$  ガス供給源113からの $N_2$  ガスとともに $TiCl_4$  ガス供給ライン117を介してシャワーヘッド60の第10のガス導入口61からシャワーヘッド60内に至り、ガス通路63, 65を経て吐出孔67からチャンバー51内へ吐出される一方、 $NH_3$  ガス供給源114からの窒素含有還元ガスである $NH_3$  ガスが第 $20N_2$  ガス供給源115からの $N_2$  ガスとともに $NH_3$  ガス供給ライン119を介してシャワーヘッド60の第20ガス導入口62からシャワーヘッド60内に至り、ガス通路64, 66を経て吐出孔68からチャンバー51内へ吐出される。

#### [0.027]

すなわち、シャワーヘッド60は、 $TiCl_4$  ガスと $NH_3$  ガスとが全く独立してチャンバー51内に供給されるポストミックスタイプとなっており、これらは吐出後に混合され熱エネルギーによって反応が生じる。なお、バルブ121およびマスフローコントローラ122はコントローラ123によって制御される。

#### [0028]

次に、このような装置を用いた成膜方法の第1の実施の形態について説明する。

まず、チャンバー51内を排気装置88により引き切り状態とし、第1の $N_2$  ガス供給源113および第2の $N_2$  ガス供給源115から $N_2$  ガスをシャワーヘッド60を介してチャンバー51内に導入しつつ、ヒーター55によりチャンバー51内を予備加熱する。温度が安定した時点で、第1の $N_2$  ガス供給源113、 $N_3$  ガス供給源114およびTiC14 ガス供給源112からそれぞれ $N_2$  ガス、 $N_3$  ガスおよびTiC14 ガスをシャワーヘッド60を介して所定流量で導入し、チャンバー内圧力を所定値に維持しつつTiC14 ガスをプリフローライン(図示せず)を介して排気して流量を安定化させ、ヒーター55による加熱によりチャンバー51内壁、サセプタ52、ガイドリング54およびシャワーヘッド60等のチャンバー内部材表面にTiN膜をプリコートする。

## [0029]

プリコート処理が終了後、NH3 ガスおよびTiCl4 ガスを停止し、第1および第2のN2 ガス供給源113および115からN2 ガスをパージガスとしてチャンバー51内に供給してチャンバー51内のパージを行い、その後、必要に応じて、N2 ガスおよびN

H3ガスを流し、プリコートしたTiN薄膜の表面の窒化処理を行い、プリコート膜を安定化させる。

#### [0030]

その後、排気装置 8 8 によりチャンバー 5 1 内を急激に真空排気して引き切り状態とし、ゲートバルブGを開にして、搬入出口 9 2 を介してウエハWをチャンバー 5 1 内へ搬入する。そして、チャンバー 5 1 内に  $N_2$  ガスを供給してウエハWを予備加熱する。ウエハの温度が成膜温度にほぼ安定した時点で、T i N 膜の成膜を開始する。

 $TiN膜を成膜する際には、ヒーター55によりウエハ温度を400℃未満、好ましくは350℃以下にする。これにより、下地膜としてキャパシタ材である<math>Ta2O_5$ 、 $HfO_2$ 、HfSiO、PZT、BST、 $RuO_2$  、 $ReO_2$  等の熱的影響を受けやすい膜が形成されていても、下地にダメージを与えることなく成膜可能となる。

## [0031]

ウエハ温度をこのように設定した状態で、図2のタイミングチャートに示すようにして TiN成膜を行う。すなわち、最初に、 $TiCl_4$  ガス供給源 112、 $NH_3$  ガス供給源 114から、 $TiCl_4$  ガスGl、 $NH_3$  ガスGlを、第1および第2の $N_2$  ガス供給源 113, 115からの $N_2$  ガスGl にキャリアさせてチャンバー5l 内に供給し、熱CV DによりTiN膜を成膜する第1ステップを行い、次いで、 $TiCl_4$  ガスGl 、 $NH_3$  ガスGl を停止し、図示しないパージガスラインからパージガスとして $N_2$  ガスGl をチャンバー1 内に導入し、チャンバー1 内のパージを行い、その後、1 の1 がの1 がの1

#### [0032]

以上の工程を1サイクルとして1サイクル以上、好ましくは複数サイクル、より好ましくは3サイクル以上、例えば12~24回程度繰り返す。このときのガスの切替は、コントローラ123によりバルブを切り替えることにより行われる。

#### [0033]

しかし、このような条件で成膜を行っただけでは、上述のような400℃未満、望ましくは350℃未満の低温成膜において、異常成長が起こって膜質が低下し、比抵抗が増大してしまう。

#### [0034]

このため、本実施形態では、このようなTiN成膜の際の第1ステップにおける $NH_3$ 分圧を30Pa以下とする。これにより、実用的な成膜操作において異常成長のない、比抵抗の低い良質のTiN膜を成膜することができる。

## [0035]

従来は、 $TiN膜の成膜において、成膜速度が還元ガスであるNH3のガス分圧に比例することから、有害な粉状の副生成物が生じない範囲で可能な限りNH3分圧を大きくして高スループットの成膜が指向されていたが、本実施形態では、従来の技術常識に反して、成膜の際のNH3分圧を30Pa以下と低くする。これにより、<math>TiCl_4$ とNH3との反応時間を長くして成膜速度を下げることができ、 $TiCl_4$ をNH3によって十分に還元することができる。したがって、上述のような低温成膜が可能となる。

また、TiN膜を成膜する前に、窒素原子または水素原子を含むガスを導入し、絶縁膜表面を軽く窒化してもよい。

#### [0036]

異常成長のない、比抵抗の低い良質の $TiN膜を成膜するための製造マージンをより広くする観点からは、成膜の際の<math>NH_3$ 分圧を20Pa以下にすることが望ましい。さらに望ましくは15Pa以下である。このような条件で、上述のサイクルを必要な回数だけ実施することにより、目的の厚さのTiN膜をウェハW上に成膜する。この $TiN膜の膜厚は、たとえば、<math>10\sim100$ nm、好ましくは $20\sim50$ nmである。

#### [0037]

以上のことを実験によって確認した結果を図3に示す。この図3は、図2に例示されるような間欠的なガス供給による成膜において、成膜対象のウエハWの温度(成膜温度)が350℃の場合におけるNH3ガスG2の分圧(Pa)と、得られるTiN膜の比抵抗値( $\mu$   $\Omega$ -c m)との関係を示している。

#### [0038]

## [0039]

この図から、 $NH_3$  ガス $G_2$ の分圧が $30P_a$ 以下であれば、1 サイクル当たりの膜厚が実用的な膜厚である0. 63nm(32 サイクル)において、上部電極として適正な比抵抗値の目安である $800\mu\Omega-cm$ 以下で、異常成長が発生しないことが確認される。また、 $NH_3$  ガス $G_2$ の分圧が、 $20P_a$ 以下であれば、1 サイクル当たりの膜厚がさらに厚い1. 25nm(16 サイクル)においても低比抵抗値で異常成長のない膜が成膜されることが確認される。

## [0040]

TiN膜の成膜処理において、チャンバー 51内の全圧は、10~100 P a が例示され、好ましくは 40~66 7 P a である。

#### [0041]

各ガスの供給流量については、 $TiCl_4$  ガス $Glusolume 100mL/分が例示される。また、<math>NH_3$  ガス $Glusolume 200mL/分、アニール時30~5000mL/分が例示される。また、パージ用の<math>N_2$  ガスGlusolume 3000mL/分、望ましくは50~1000mL/分が例示される。

## [0042]

そして、TiN膜の成膜に際し、図2に示す第<math>1ステップの時間としては $2\sim8$ 秒間が例示され、その後のパージの時間としては $0.5\sim20$ 秒間が例示され、

第2ステップの時間としては $0.5 \sim 8$  秒間が例示され、その後のパージの時間としては $0.5 \sim 20$  秒間が例示される。

## [0043]

 $TiN成膜工程が終了後、NH3 ガスおよび<math>TiCl_4$  ガスを停止し、図示しないパージガスラインからN2 ガスをパージガスとして好ましくはそれぞれ $0.5\sim10$  L/minの流量で流して、チャンバー5 1内のパージを行い、その後、N2 ガスおよびNH3 ガスを流し、ウエハWに成膜したTiN 薄膜の表面のナイトライド処理を行う。この際のN2 ガスの供給は、第1および第2のN2 ガス供給源113および115のいずれか、または両方から行われる。なお、このナイトライド処理は必須なものではない。

#### [0044]

所定時間経過後、 $N_2$  ガスおよび $NH_3$  ガスを徐々に停止し、これらのガスの供給が完全に停止された時点でプロセスを終了する。

#### [0045]

このように、本第1の実施の形態では、400℃未満、一例として350℃の成膜温度下において、前後にパージをはさんだ第1ステップおよび第2ステップという交互的なガスフローを行うことにより成膜する場合において、窒素含有還元ガスであるNH3ガスG2の分圧を20Pa以下、望ましくは15Pa未満としているので、第1ステップで成膜速度を抑制して、十分な時間をかけて成膜されたTiN膜が第2ステップのアニールにより効率的に脱C1され、膜中の残留塩素を著しく低くすることができ、低温成膜であっても残留塩素の少ない低比抵抗値の良質のTiN膜を成膜することができる。

## [0046]

すなわち、DRAMメモリー部のキャパシタゲート材として用いられるTa2O5、H f O 2 、 H f S i O 、 P Z T 、 B S T 、 R u O 2 、 R e O 2 等の高誘電率材、コンタクト 材料として用いられるNiSi膜のような熱的に不安定な下地上に、上部電極としてTi N膜を形成する場合でも、比較的低温の350℃以下にて、異常成長のない比抵抗値の低 い良質のTiN膜からなる上部電極を高カバレージで成膜することが可能となる。

#### [0047]

なお、TiN薄膜14の成膜初期のみ、上述のNH3分圧を30Pa以下にした交互的 成膜を450℃未満の低温で行い(第1成膜工程)、下地に対して影響を与えない厚さま で成膜後、連続して、温度450℃以上で通常の連続的なCVD-TiN成膜(連続成膜 )、またはNH3分圧を30Pa以上で図2のサイクルを実施する成膜(第2成膜工程) を行ってもよい。これにより、スループットを向上させることができる。

この場合に、第1成膜工程によるTiN膜の膜厚は、たとえば5~50nmであり、第 2成膜工程によるTiN膜の膜厚は、たとえば5~95nmである。

#### [0048]

次に第2の実施の形態について説明する。

上述の、図3から読み取れるように、1サイクルの膜厚を小さくしてサイクル数を増や せば、スループットは低下するものの、NH3ガスG2の分圧が30Paを超えても良質 なTiN膜を形成することは可能である。

## [0049]

そこで、本実施の形態では、上述のようなサイクルを所定回数行ってTiN膜を成膜す る際にNH3ガスG2の分圧、および1サイクル当たりの膜厚Thkの双方の兼ね合いを 考慮して成膜条件を決定する。

#### [0050]

すなわち、成膜の際のNH3分圧をPg、1回の第1のステップにおいて成膜されるT i N膜の膜厚をThk (nm)とするとき、以下の(1)式で示される成膜指標Diの値。 が5.0以下となるように、PgおよびThkを設定する。

 $D_{i} = 3.5 \times Log_{10} (Pg) + Log_{10} (T_{hk})$ ..... (1)

#### [0051]

この関係を図4に示す。この図4では、横軸に、式(1)で示される成膜指標Diをと り、縦軸にTiN膜の比抵抗値をとったものである。この図4から明らかなように、上部 電極として好適な目安である比抵抗値が800μΩ-cm以下のTiN膜を得るためには 、成膜指標Diを5.0以下とすればよい。

#### [0052]

すなわち、NH3ガスG2の分圧Pgと、1サイクル当たりの膜厚Thkとの組み合わ せによって決まる成膜指標Diを、5.0以下とすることによって、得られる膜質を損な うことなく、NH3ガスG2の分圧とスループットの組み合わせを随意に決定することが できる。

この第2の実施の形態においては、他の工程は第1の実施の形態と同様に行われ、他の 成膜条件も第1の実施の形態と同様である。

#### [0053]

この第2の実施の形態のように、この成膜装置40における、350℃以下の成膜工程 におけるNH3ガスG2の分圧や、サイクル数(1サイクルの膜厚Thk) 等の成膜条件 を、式(1)にて示される成膜指標D:が5.0以下になるように決定することにより、 たとえば、DRAMメモリー部のキャパシタ材として用いられるTa20g、HfO2、 HfSiO、PZT、BST、RuO2、ReO2等の高誘電率材、コンタクト材料とし て用いられるNiSi膜のような熱的に不安定な下地上に、上部電極としてTiN膜を形 成する場合でも、比較的低温の350℃以下にて、比抵抗値の低い良質のTiN膜からな る上部電極を高カバレージで成膜することが可能となる。

## [0054]

次に、本発明に係る成膜方法によって成膜されたTiN 薄膜をメタル配線層のコンタクト部の形成工程に用いた例について図5を参照しながら説明する。この図5の例では、Si基板上に形成された配線層等のNiSi 膜10 上に層間絶縁膜11 が形成されており、層間絶縁膜11 にはNiSi 膜10 に達するコンタクトホール12 が形成されている。層間絶縁膜11 およびコンタクトホール12 には13 では13 が形成され、13 で 関13 と 13 の接合部には、13 で 関13 の の13 に 以 13 に 以 14 に 以 15 に 15 に

#### [0055]

TiN薄膜14の下地となるNiSi膜10は耐熱性が低く熱に敏感であるが、本実施の形態では、上述のように、NH3分圧を30Pa以下に低くして、比抵抗値の低いTiN薄膜14を400 $\mathbb C$ 未満、より好ましくは350 $\mathbb C$ 以下の低温で形成するため、NiSi膜10は熱的なダメージを受けることがなく、良好なコンタクトを形成することができる。

## [0056]

このTiN 薄膜 14 の上には例えばCuまたはWからなるメタル配線層 16 が形成されている。このメタル配線層 16 はコンタクトホール 12 内にも充填され、TiSi 部 10 aを介してNiSi 膜 10 とメタル配線層 16 とが導通される。上述のようにTiSi 部 10 aの低抵抗値を維持しつつ、TiN 薄膜 14 が形成できるため、TiSi 部 10 aを介したメタル配線層 16 とNiSi 膜 10 との良好な電気的導通が達成される。

#### [0057]

次に、本発明に係るT i N 薄膜をD R A M等のキャパシタ構造に用いた例について図 6を参照しながら説明する。この図 6の例では、S i 基板 2 0 の不純物拡散領域 2 0 a には、表面が凹凸をなすことで大きな表面積(すなわちキャパシタの大きな電荷蓄積量)を実現する H S G (hemispherical grained) 多結晶シリコン等のアモルファス S i からなる下部電極層 2 1 が接続されており、この下部電極層 2 1 の上部は、R T N (Rapid Thermal Nitrization) 処理を施すことにより極薄い S i N バリア層 2 2 が形成され、その上に T a 2 O 5 からなる絶縁層 2 3 が形成され、さらに、その上には本発明の成膜方法で形成された T i N 薄膜からなる上部電極層 2 4 が形成されている。そして、上部電極層 2 4 の上にはメタル配線層(図示せず)が形成されている。

#### [0058]

TiN薄膜からなる上部電極層 24の成膜に際して下地となる  $Ta_2O_5$  からなる絶縁層 23 は、熱的に不安定でダメージを受けやすいが、本実施の形態の場合には、成膜時の  $NH_3$  分圧を 30 Pa 以下に低くして、450 C 未満の低温成膜を行うので、熱に敏感な  $Ta_2O_5$  からなる絶縁層 23 がダメージを受けることがなく、良好な絶縁性を維持でき、キャパシタ部、延いてはメモリ素子全体の歩留りが向上する。

#### [0059]

次に、本発明に係るTi N薄膜をDRAM等のキャパシタ構造に用いた別の例について図7を参照しながら説明する。この図7の例では、Si 基板30の不純物拡散領域30aには、アモルファスSi からなる下部電極層31が接続されており、この下部電極層31の上には、シリコンにRTN(Rapid Thermal Nitrization)処理を施して形成されたSi Nバリア層32を介してTa2O5 からなる絶縁層33が形成され、その上には本発明のTi N系薄膜からなる上部電極層34が形成されている。そして、上部電極層34の上にはメタル配線層(図示せず)が形成されている。

TiN薄膜からなる上部電極層34の成膜に際して下地となるTa2O5からなる絶縁層33は、熱的に不安定でダメージを受けやすいが、本実施の形態の場合には、成膜時のNH3分圧を3OPa以下に低くして、450℃未満の低温成膜を行うので、熱に敏感なTa2O5からなる絶縁層33がダメージを受けることがなく、良好な絶縁性を維持でき、キャパシタ部、延いてはメモリ素子全体の歩留りが向上する。

## [0060]

なお、本発明は、上記実施の形態に限らず種々変形可能である。例えば、上記実施の形態ではTi含有化合物ガスとしてTiCl4を用いたが、例えば有機Ti化合物等、他のガスを用いても良い。また窒素含有還元ガスとしてNH3を用いたが、MMH等の他のガスを用いても良い。さらに、上記実施の形態では、TiNの成膜に適用した場合について示したが、TaNやWN等の一般の金属窒化膜にも適用することができる。

## 【産業上の利用可能性】

#### $[0\ 0\ 6:1]$

本発明の成膜方法は、TiN等に限らず、一般の金属窒化膜等の成膜に広く適用することができる。

#### 【図面の簡単な説明】

#### [0062]

【図1】本発明の一実施の形態である成膜方法に用いられる成膜装置の構成の一例を示す略断面図。

【図2】本発明の一実施の形態である成膜方法におけるガス供給制御の一例を示す線図。

- 【図3】本発明の一実施の形態である成膜方法の作用および効果の一例を示す線図。
- 【図4】本発明の一実施の形態である成膜方法の変形例の作用の一例を示す線図。
- 【図5】本発明に係る成膜方法によるTiN薄膜をメタル配線層のコンタクト部に用いた例を示す断面図。
- 【図6】本発明に係る成膜方法によるTiN薄膜をDRAM等のキャパシタ構造に用いた例を示す断面図。
- 【図7】本発明に係る成膜方法によるTiN薄膜をDRAM等のキャパシタ構造に用いた別の例を示す断面図。

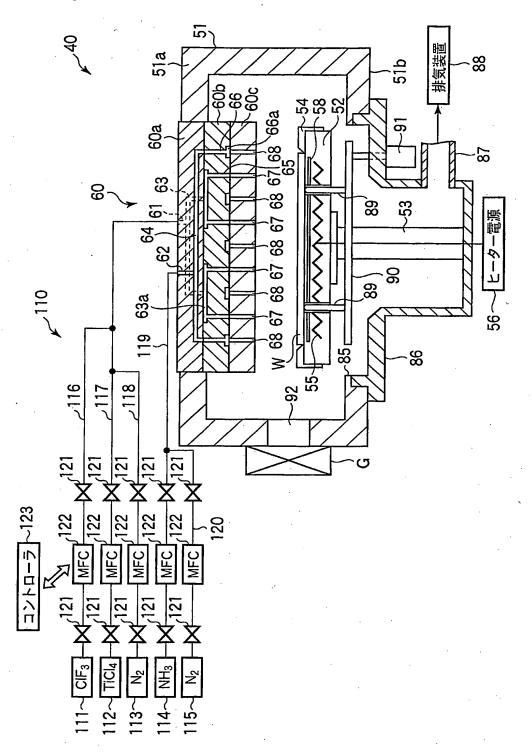
## 【符号の説明】

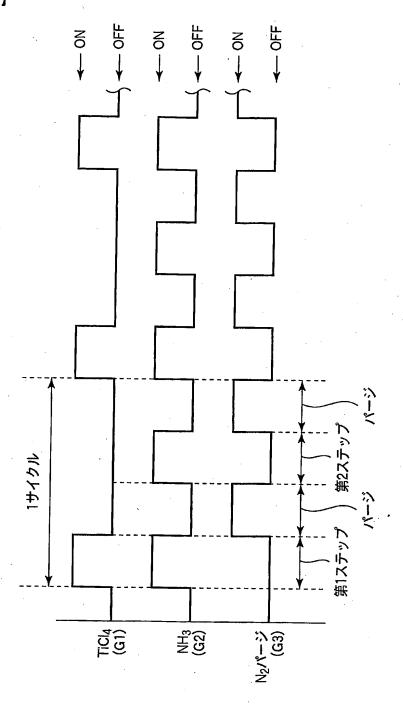
#### [0063]

- 10…NiSi膜
- 10a…TiSi部
- 11…層間絶縁膜
- 12…コンタクトホール
- 13…Ti薄膜
- 1 4 ··· T i N 薄膜
- 16…メタル配線層
- 20…Si基板
- 20 a …不純物拡散領域
- 2 1 …下部電極層
- 22…SiNバリア層
- 2 3 … 絶縁層
- 2 4 …上部電極層
- 30…Si基板
- 30 a …不純物拡散領域
- 3 1 …下部電極層
- 32…SiNバリア層
- 3 3 …絶縁層
- 3 4 …上部電極層
- 4 0 … 成膜装置
- 51…チャンバー
- 60…シャワーヘッド
- 110…ガス供給機構
- 1 1 1 … C l F 3 ガス供給源
- 1 1 2 ··· T i C l 4 ガス供給源

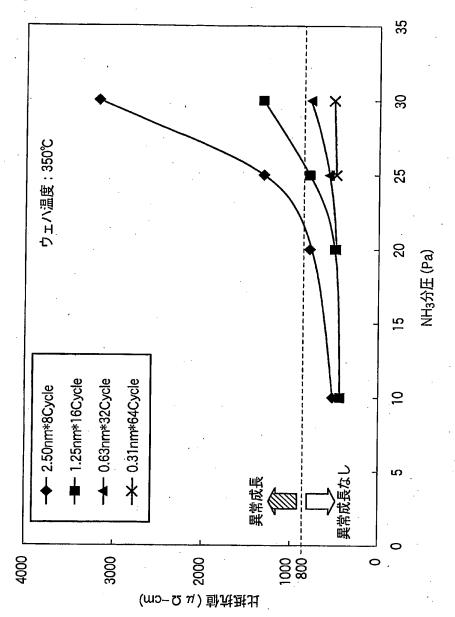
- 113…第1のN2 ガス供給源
- 114…NH3 ガス供給源
- 115…第2のN2ガス供給源
- Di …成膜指標
- G 1 ··· T i C l 4 ガス (金属化合物ガス)
- G 2 … N H 3 ガス (窒素含有還元ガス)
- G 3 … N 2 ガス
- Тык … 1 サイクル当たりに形成される膜厚
- W…ウエハ

【書類名】図面 【図1】

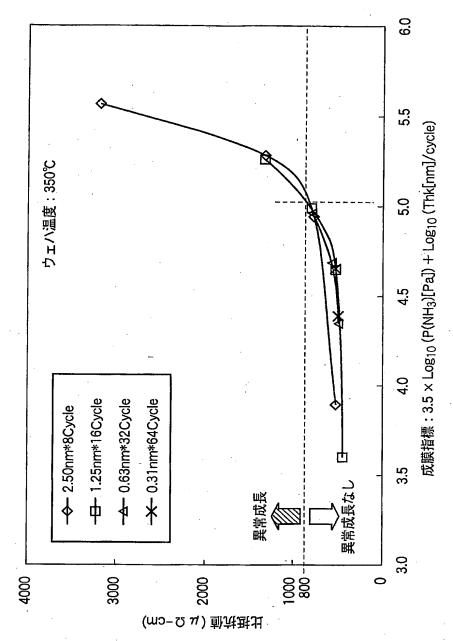




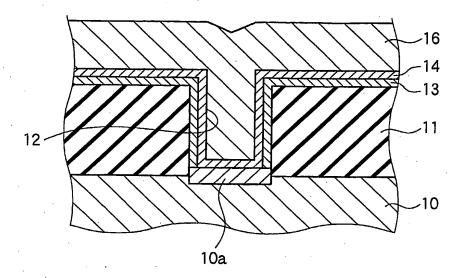




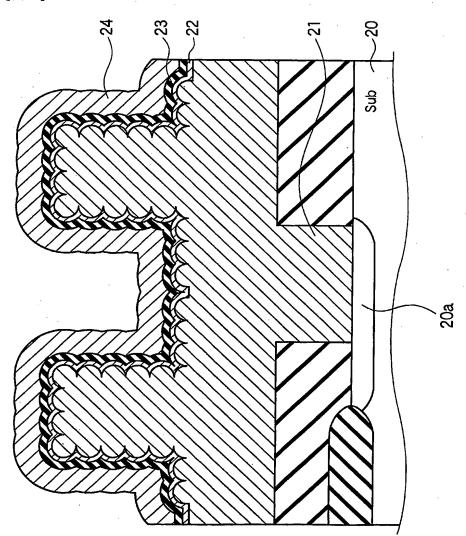




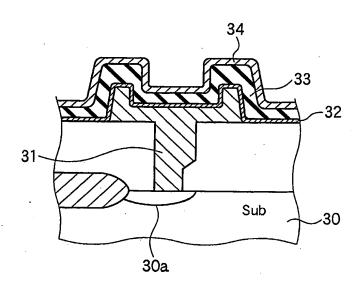




【図6】



【図7】



ページ: 1/E

【書類名】要約書

【要約】

【課題】 450℃未満の比較的低い成膜温度で良質の金属窒化膜を成膜する。

【解決手段】 成膜温度に加熱されたウエハにTiC14 ガスおよびNH3 ガスを供給してCVDによりTiNを形成する第1ステップと、NH3 ガスを供給する第2ステップとを交互に複数回繰り返す成膜方法において、ウエハの成膜温度を350 C以下とし、NH3 ガスの分圧を20 Pa 以下、望ましくは15 Pa 未満とする。比抵抗値が800  $\mu$   $\Omega$  C m以下の電極に好適な良質のTi N 膜を、熱に敏感な下地上に低温度で良好なカバレージで形成できる。

【選択図】 図3

特願2004-008019

認定・付加情報

特許出願の番号

特願2004-008019

受付番号

5 0 4 0 0 0 6 1 2 2 2

書類名

特許願

担当官

第五担当上席 0094

1/E

作成日

平成16年 1月16日

<認定情報・付加情報>

【提出日】

平成16年 1月15日

特願2004-008019

出願人履歴情報

識別番号

[000219967]

1. 変更年月日 [変更理由] 住 所 氏 名

2003年 4月 2日 住所変更 東京都港区赤坂五丁目3番6号 東京エレクトロン株式会社